

特性描述

TM2918 是单线三通道LED恒流驱动专用电路，采用灯芯一体封装，内部集成有MCU单线数字接口、数据锁存器、LED恒流驱动、PWM辉度控制，可通过双通道输入和输出数字接口级联，外部控制器只需单线即可对芯片进行控制。备用通讯端口，实现级联中某颗芯片损坏而不影响后级的正常使用。每个OUT驱动端口输出的恒流值与PWM辉度值均可通过命令单独设置。本产品性能优良，质量可靠。

功能特点

- 工作电压 3.5~5.5V
- 每个通道可独立设置电流，恒流驱动输出 0.73mA~12mA，32 级可调
- 灰度数据 16bit
- R/G/B输出辉度等级：65536 级（真实）
- 精确的电流输出值
 - （通道与通道）最大误差：±3%
 - （芯片与芯片）最大误差：±5%
- 单线双通道串行级联接口：芯片数据接口可通过命令配置DI或FDI脚输入，正常模式下输入接口相互切换，DI工作模式下由DI脚输入数据，FDI工作模式下由FDI脚输入数据，DO 转发级联的数据，信号不因某颗芯片断开而影响其他芯片正常工作，保证可靠性
- 支持超低功耗待机模式（小于 1uA）
- 振荡方式：内置振荡并根据数据线上信号进行时钟同步，在接收完本单元的数据后能自动将后续数据再生并通过数据输出端发送至下级，信号不随级联变远而出现失真或衰减
- 内置上电复位电路，上电复位后所有寄存器初始化为零
- 支持命令检测输入信号通道的可靠性
- 数据传输速率 1.2MHz
- 适用领域：点光源、护栏管、软灯带、户内、外大屏等
- 封装形式：灯芯一体封装

内部结构框图

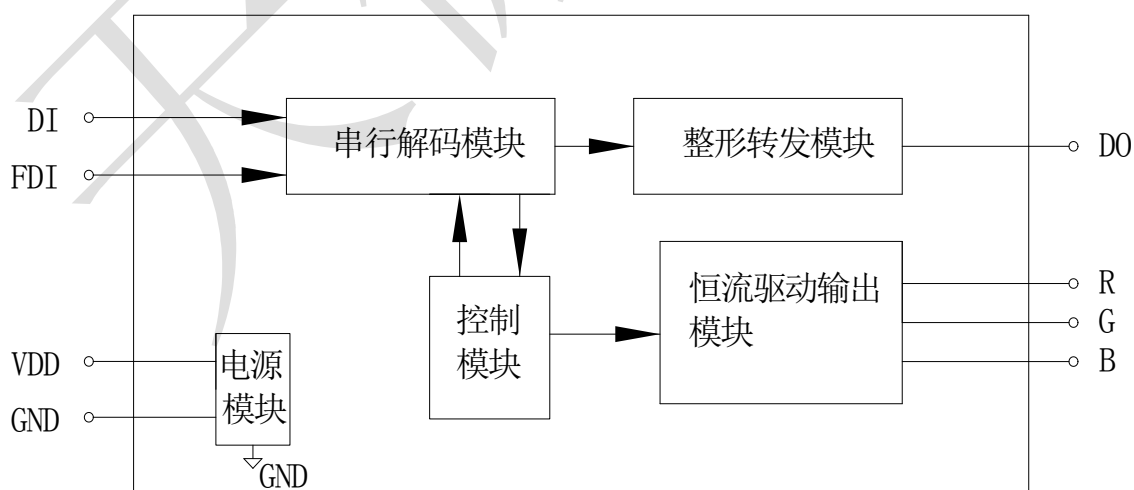


图 1

管脚功能

引脚名称	引脚序号	I/O	功能说明
DI	1	I	数据输入
FDI	2	I	备用数据输入
DO	3	O	数据级联转发输出
R	4	O	Red N管开漏，恒流输出
G	5	O	Green N管开漏，恒流输出
B	6	O	Blue N管开漏，恒流输出
GND	7	--	电源地
VDD	8	--	电源正极

输入输出等效电路

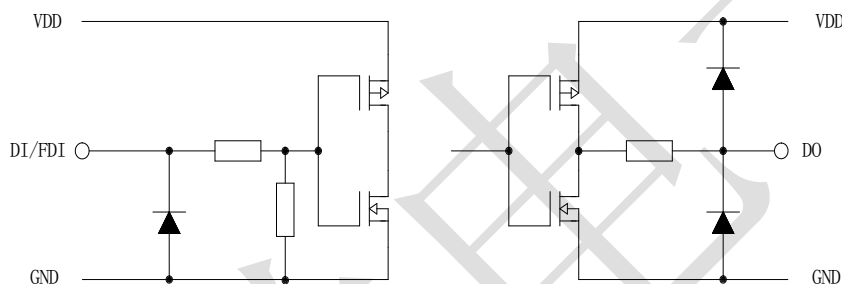


图 2

极限参数

参数名称	参数符号	极限值	单 位
逻辑电源电压	VDD	-0.4~+7.0	V
DI、FDI 端口电压	V _{in}	-0.4~VDD+0.5	V
OUT 端口电压	V _{out}	-0.4~+9	V
工作温度范围	T _{opr}	-40~+85	°C
储存温度范围	T _{stg}	-50~+150	°C
静电 ESD	人体模式 (HBM)	2000	V

(1) 以上表中这些等级，芯片在长时间使用条件下，可能造成器件永久性伤害，降低器件的可靠性。我们不建议在其它任何条件下，芯片超过这些极限参数工作；

(2) 所有电压值均相对于系统地测试。



集成电路系静电敏感器件，在干燥季节或者干燥环境使用容易产生大量静电，静电放电可能会损坏集成电路，天微电子建议采取一切适当的集成电路预防处理措施，不正当的操作和焊接，可能会造成 ESD 损坏或者性能下降，芯片无法正常工作。

推荐工作条件

在-40~+85℃下测试，除非另有说明			TM2918			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
电源电压	VDD		3.5	5.0	5.5	V
DI、FDI 端口电压	V _{in}	VDD=5V, DI、FDI 串接 1K 电阻			VDD+0.4	V
DO 端口电压	V _{do}	VDD=5V, DO 串接 1K 电阻			VDD+0.4	V
OUT 端口电压	V _{out}	OUT=OFF			5	V

电气特性

在 VDD=4.0~5.5V 及工作温度-40~+85℃下测试， 除非另有说明			TM2918			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
高电平输出电压	V _{oh}	I _{oh} =6mA	VDD-0.5			V
低电平输出电压	V _{ol}	I _{ol} =10mA			0.3	V
高电平输入电压	V _{ih}	VDD=5.0V	3.8		VDD	V
低电平输入电压	V _{il}	VDD=5.0V	0		1.2	V
高电平输出电流	I _{oh}	VDD=5.0V, V _{do} =4.9V		1.4		mA
低电平输出电流	I _{ol}	VDD=5.0V, V _{do} =0.4V		12		mA
输入电流	I _{in}	DI、FDI 接 5V 下拉电阻为 15K		333		μA
一般模式下的工作电 流	I _{DD}	VDD=5.0V, IOUT “ON” 输 出通道不接负载		500		μA
待机模式电流	I _{DD1}	VDD=5.0V, GND=0V, 待机状态			1	μA
OUT 输出电流	I _{out}	R, G, B=ON, V _{out} =3.0V	0.73		12	mA
OUT 输出漏电流	I _{olk}	R, G, B=OFF, V _{out} =5V			0.3	μA
通道间恒流误差	Δ I _{olc0}	R, G, B=ON, V _{out} =3.0V			±3	%
芯片间恒流误差	Δ I _{olc1}	R, G, B=ON, V _{out} =3.0V			±5	%
电流偏移 (VS-V _{ds})	%VS. V _{ds}	1V<V _{ds} <3V		±0.1	±0.5	%
电流偏移 (VS-V _{dd})	%VS. V _{dd}	4.5V<V _{dd} <5.5V		±1	±2	%

开关特性

在 VDD=4.0~5.5V 及工作温度-40~+85℃下测试，典型值 VDD=5.0V, TA=+25℃，除非另有说明			TM2918			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
数据速率	F _{in}			1.2		MHz
OUT PWM 输出频率	F _{out}	R, G, B		4		KHz
传输延迟时间	T _{pzl}	DI → DO FDI → DO		150		ns
输入电容	C _i				15	pF

时序特性

参数名称	符号	测试条件	最小值	典型值	最大值	单位
输入 0 码, 高电平时间	T0h	VDD=5V GND=0V	200	240	280	ns
输入 1 码, 高电平时间	T1h		400	480	560	ns
输出 0 码, 高电平时间	T0h'		200	240	280	ns
输出 1 码, 高电平时间	T1h'		400	480	560	ns
0 码或 1 码周期	T0/T1			830		ns
Reset 码, 低电平时间	Treset		80			us

(1) 0 码或 1 码周期在 830ns (频率 1.2MHz) 至 2.5us (频率 400KHz) 范围内, 芯片均可正常工作, 但是 0 码和 1 码高电平时间必须符合上表中相应数值范围;

(2) 不需复位时, 字节之间的低电平时间不要超过 25us, 否则芯片可能复位, 复位后又重新接收数据, 无法实现数据正确传送。

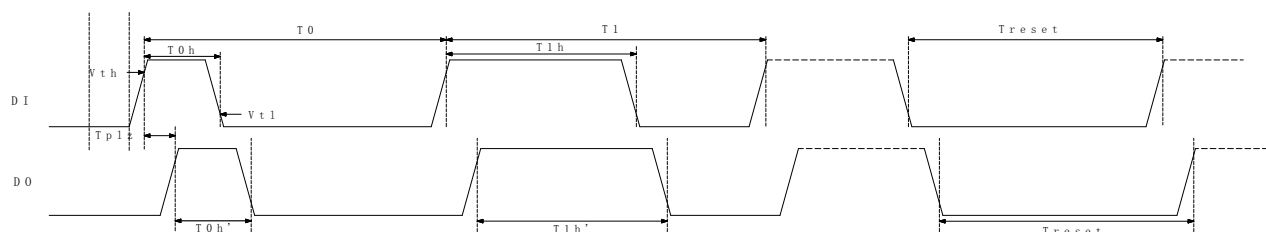


图 3

功能说明

1. 模式设置

本芯片为单线双通道通讯, 采用归零码的方式发送信号。

芯片接收显示数据前需要配置正确的工作模式, 选择接收显示数据的方式。模式设置命令共 48bit, 其中前 24bit 为命令码, 后 24bit 为检验反码, 芯片复位开始接受数据, 模式设置命令共有如下 2 种:

(1) 0XFFFFFF_000000 命令:

芯片配置为正常工作模式。在此模式下, 芯片通过接受的数据进行不同花样。

(2) 0XAAAAAA_555555 命令:

芯片配置为通道检测模式。在此模式下,

- ①若亮红灯, 则说明DI通道可靠。
- ②若亮绿灯, 则说明FDI通道可靠。
- ③若亮白灯, 则DI和FDI通道都可靠。

2、显示数据

芯片上电复位并接收模式设置命令后, 开始接收恒流值设置命令, 然后接收显示数据, 接收完 48bit 后, DO 端口开始转发DI或FDI端继续发来的数据, 为下级级联芯片提供显示数据。在转发数据之前, DO 端口一直为低电平。如果DI或FDI端输入Reset复位信号, 芯片OUT端口将根据接收到的 48bit 显示数据输出相应占空比的PWM波形, 且芯片重新等待接收新的数据, 在接收完开始的 48bit 数据后, 通过DO 端口转发数据, 芯片在没有接收到Reset信号前, R、G、B原输出保持不变。

芯片采用自动整形转发技术, 信号不会失真衰减。对于所有级联在一起的芯片, 数据传输的周期是一致的。

3、一帧完整数据结构

C1	C2	C3	D1	D2	D3	D4	...	Dn	Reset	C1	C2	C3	D1	D2	D3	D4	...	Dn	Reset
----	----	----	----	----	----	----	-----	----	-------	----	----	----	----	----	----	----	-----	----	-------

C1、C2 为模式设置命令，各包含 24bit 数据位，每个芯片都会接收并转发 C1、C2，其中 0XFFFFFF_000000 为正常工作模式命令，0XAAAAAA_555555 为 DI/FDI 通道检测模式命令，C3 为恒流值设置命令，每个芯片都会接收并转发 C1、C2、C3。

D1、D2、D3、D4、……、Dn 为各芯片的 PWM 设置命令。

Reset 表示复位信号，低电平有效。

4、C3 的数据格式

R7	R6	R5	R4	R3	R2	R1	R0	G7	G6	G5	G4	G3	G2	G1	G0	B7	B6	B5	B4	B3	B2	B1	B0
----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----

C3 命令包含 8×3bit 数据位，高位先发，R[7:5]、G[7:5]、B[7:5] 固定设为 000。

R[4:0]: 用于设置 R 输出恒流值。R[4:0]=0_0000 时为 0.73mA，1_1111 时为 12mA，32 级可调。

G[4:0]: 用于设置 G 输出恒流值。G[4:0]=0_0000 时为 0.73mA，1_1111 时为 12mA，32 级可调。

B[4:0]: 用于设置 B 输出恒流值。B[4:0]=0_0000 时为 0.73mA，1_1111 时为 12mA，32 级可调。

电流增益设置如下：

C3 恒流设置	RGB 恒流输出 (mA)	C3 恒流设置	RGB 恒流输出 (mA)
00	0.73	10	6.55
01	1.09	11	6.91
02	1.45	12	7.27
03	1.82	13	7.64
04	2.18	14	8.00
05	2.54	15	8.37
06	2.91	16	8.73
07	3.27	17	9.09
08	3.63	18	9.46
09	4.0	19	9.82
0A	4.36	1A	10.19
0B	4.73	1B	10.55
0C	5.09	1C	10.91
0D	5.46	1D	11.28
0E	5.82	1E	11.64
0F	6.18	1F	12

5、Dn的数据格式

R15	R14	R13	R12	R11	R10	R9	R8	R7	R6	R5	R4	R3	R2	R1	R0	G15...G0	B15...B0
-----	-----	-----	-----	-----	-----	----	----	----	----	----	----	----	----	----	----	----------	----------

BIT47.....BIT0

每个PWM设置命令包含 $16 \times 3\text{bit}$ 数据位，高位先发，按照RGB的顺序发。

R[15:0]:用于设置R输出的PWM占空比。全0码为关断，全1码为占空比最大，65536级可调。

G[15:0]:用于设置G输出的PWM占空比。全0码为关断，全1码为占空比最大，65536级可调。

B[15:0]:用于设置B输出的PWM占空比。全0码为关断，全1码为占空比最大，65536级可调。

6、数据接收和转发

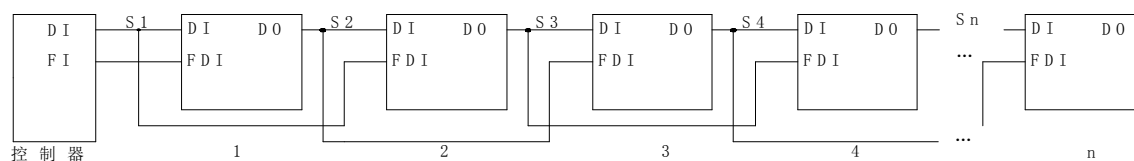


图 4

其中S1 为控制器Di端口发送的数据，S2、S3、S4、Sn为级联TM2918 转发的数据。

控制器Di端口数据结构：C1C2C3D1D2D3D4.....Dn;

控制器Fi端口数据结构：C1C2C3DxD1D2D3.....Dn;

其中，Dx为任意 48bit数据位，而D1...Dn任意一个是 48bit的显示数据。

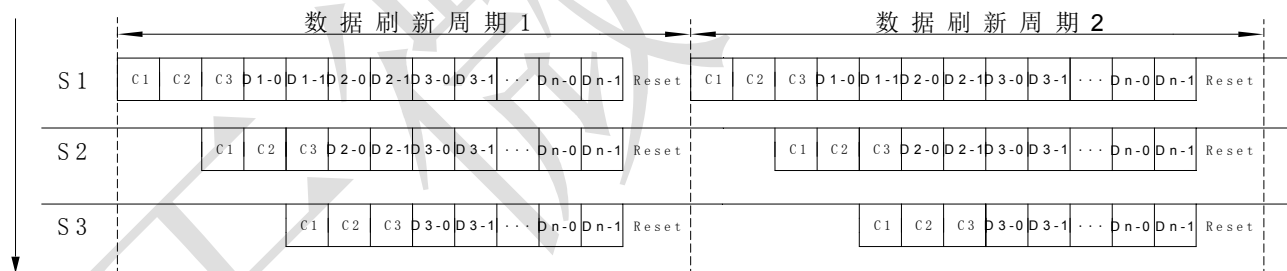


图 5

芯片级联和数据传输并转发过程如下：控制器发送数据S1，芯片1接收C1,C2和C3进行校验，如果命令正确，则转发C1,C2和C3，同时吸收D1，如果此时没有Reset复位信号，芯片1将一直转发控制器继续发来的数据；芯片2也接收C1,C2和C3进行校验，如果命令正确，则转发C1,C2和C3，同时吸收D2，如果此时没有Reset复位信号，芯片2将一直转发芯片1继续发来的数据。依此类推，直到控制器发送Reset复位信号，完成一个数据刷新周期，芯片又回到接收准备状态。Reset低电平有效，保持低电平时间大于80us，芯片复位。其中Dn-0表示Dn的高24位，Dn-1表示Dn的低24位。

应用信息

1. 双线级联典型应用电路

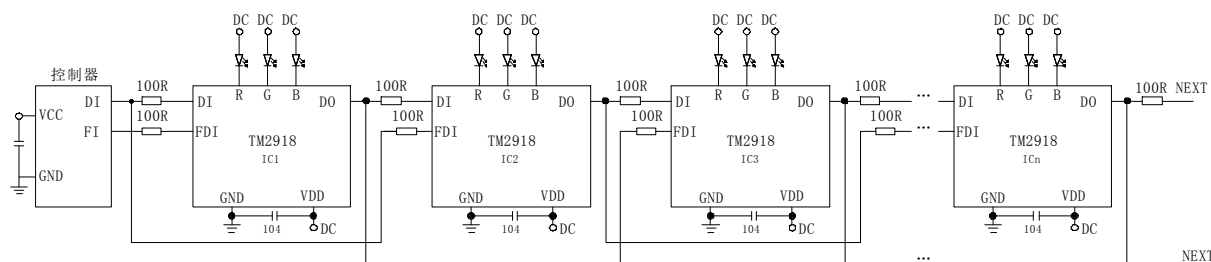


图 6

为防止产品在测试时带电插拔产生的瞬间高压导致芯片信号输入输出引脚损坏,应该在信号输入及输出脚串接 100Ω 保护电阻。此外,图中各芯片的 104 退耦电容不可缺少,且走线到芯片的 VDD 和 GND 脚应尽量短,以达到最佳的退耦效果,稳定芯片工作。

2、如何计算数据刷新速率

数据刷新时间是根据一个系统中级联了多少像素点来计算的,一组RGB通常为一个像素(或一段),一颗TM2918 芯片可以控制一组RGB。

按照正常模式计算:

1bit数据周期为 830ns (频率 1.2MHz), 一个像素数据包括R (16bit)、G (16bit)、B (16bit) 共 48bit, 传输时间为 $830\text{ns} \times 48 \approx 40\mu\text{s}$ 。如果一个系统中共有 400 个像素点, 一次刷新全部显示的时间为 $40\mu\text{s} \times 400 = 16\text{ms}$ (忽略C1、C2 和Reset信号时间), 即一秒钟刷新率为: $1 \div 16\text{ms} = 62.5\text{Hz}$ 。

以下是级联点数对应最高数据刷新率表格:

像素点数	正常模式	
	最快一次数据刷新时间 (ms)	最高数据刷新率 (Hz)
1~400	16	62.5

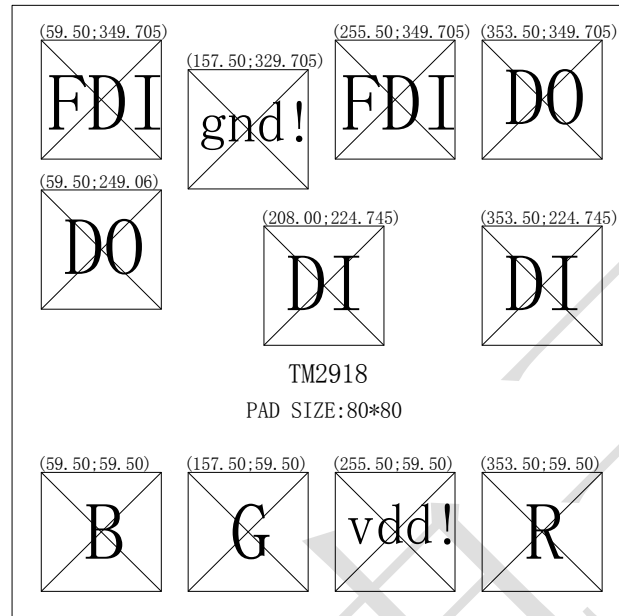
恒流曲线

将 TM2918 应用到 LED 产品设计上时，通道间甚至芯片间的电流差异极小，当负载端电压发生变化时，其输出电流的稳定性不受影响，（恒流驱动输出范围为 0.73mA~12mA）恒流曲线如下图所示：



图 7

芯片内部脚位图



- 1、芯片尺寸：413um * 413um
- 2、PAD 顶层铝的厚度为 3.6um
- 3、注意芯片的衬底必须悬空或者接GND

序列号	脚位名称	X (um)	Y (um)	PAD类型	PAD大小
1	FDI	59.5	349.705	绑定PAD	80*80
2	gnd!	157.5	329.705	绑定PAD	80*80
3	DO	353.5	349.705	绑定PAD	80*80
4	DI	208	224.745	绑定PAD	80*80
5	B	59.5	59.5	绑定PAD	80*80
6	G	157.5	59.5	绑定PAD	80*80
7	vdd!	255.5	59.5	绑定PAD	80*80
8	R	353.5	59.5	绑定PAD	80*80

All specs and applications shown above subject to change without prior notice.

(以上电路及规格仅供参考，如本公司进行修正，恕不另行通知)